

Entrega em 11dez. *A lista pode ser respondida a lápis, desde que escrita com grafite mais macio do que B, e em letra legível. Você pode editar a resposta e a enviar por e-mail para rhexsel@gmail.com com assunto lista25, ou pode fotografar sua resposta e enviá-la.*

A lista deve ser respondida individualmente.

Leia a Seção 9.3 de `mi co12 .pdf`, assista ao vídeo `cpu_01 .mp4`, e responda os exercícios abaixo.

1. Desenhe diagramas de tempo, similares aos das figuras da Seção 9.3 para as instruções listadas abaixo. Indique valores relativos (percentagens) para o tempo de propagação de cada componente no caminho crítico da instrução.

(i) a instrução **jalr** (*jump-and-link-register*) é:

jalr c, a # R(c) <- IP+1 , IP <- R(a) (opcode β)

(ii) a instrução **sllr** (*shift logical left register*) é:

sllr c, a, b # R(c) <- R(a) << R(b) (opcode γ)

