

Entrega em 14fev. A lista pode ser respondida a lápis, desde que escrita com grafite mais macio do que B, e em letra legível. Você pode editar a resposta e a enviar por e-mail para rhexsel@gmail.com, com assunto `ci1210 - lista 07`, ou pode fotografar sua resposta e enviá-la.

A lista deve ser respondida individualmente.

Assista aos vídeos `cmos_01.mp4` (parte de operação), `cmos_02.mp4` e `cmos_04.mp4`, releia a Seção 4.3, leia a Seção 5.6.

Responda aos Exercícios 4.7 e 4.19.

Para responder ao Ex. 4.7 é necessário esquematizar ou tabelar (sem necessariamente desenhar o diagrama completo) o número de entradas de cada porta lógica, para que então se possa contar o número de entradas “penduradas” em cada saída. A *carga* K na saída de cada porta lógica é o número de entradas a que ela está ligada. Atenção que o expoente do atraso é $(1, 1)^{K-1}$.