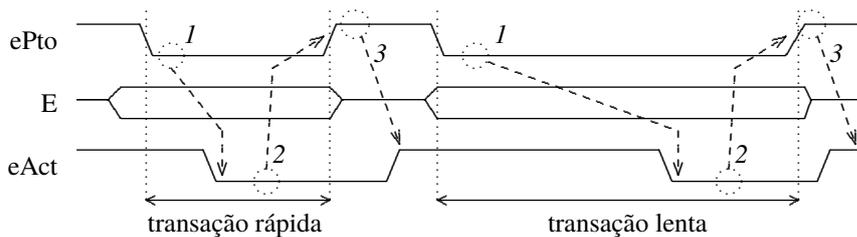


Entrega em 02mar. A lista pode ser respondida a lápis, desde que escrita com grafite mais macio do que B, e em letra legível. Você pode editar a resposta e a enviar por e-mail para rhexsel@gmail.com com assunto **ci1210 - lista 11**, ou pode fotografar sua resposta e enviá-la.

A lista deve ser respondida individualmente.

Leia as Seções 8.4 e 8.5 do arquivo `sequencial.pdf`, assista aos vídeos `me_01.mp4` e `me_02.mp4` e responda aos exercícios abaixo.

Ex. 1 O diagrama de tempos abaixo mostra o comportamento dos sinais da interface assíncrona entre um computador e um periférico, durante duas transferências, uma transação rápida e uma transação lenta. Os sinais `ePto` e `E` são emitidos pelo mestre, e `eAct` é emitido pelo escravo. Projete as máquinas de estado do circuito que inicia uma transação (mestre) e do circuito que aceita uma transação iniciada pelo mestre (escravo). Mostre como implementar a máquina de estados do escravo, com *flip-flops* do tipo D. O exemplo da Seção 8.7.1 pode ajudar.



Ex. 2 Desenhe o diagrama de estados de um circuito que computa o fatorial. Dado um número k , sua ME produz $k!$. Não é necessário projetar o circuito ou as tabelas de PE, mas somente o diagrama de estados da ME.