

Entrega em 11mar. A lista pode ser respondida a lápis, desde que escrita com grafite mais macio do que B, e em letra legível. Você pode editar a resposta e a enviar por e-mail para rhexsel@gmail.com com assunto `ci1210 - lista 15`, ou pode fotografar sua resposta e enviá-la.

A lista deve ser respondida individualmente.

Leia as Seções 11.0 a 11.1.3 de `assembly.pdf`, assista aos vídeos `assem_00.mp4` e `mips_01.mp4` e responda os exercícios abaixo. Os vídeos sobre *assembly* na página de Circuitos (<https://www.inf.ufpr.br/roberto/CI1068-20-ere2nov.html>) podem ajudar quanto a parte de programação, embora o processador seja diferente do que estamos estudando aqui.

Traduza os comandos abaixo para *assembly* do MIPS, como se eles todos fossem parte de um mesmo programa – só é necessário inicializar o registrador com o endereço de `V[]` uma vez. Por favor comente seu código *assembly* para facilitar a correção. Todas as variáveis foram declaradas anteriormente.

```
1 x = V[3];
2 y = V[i];
3
4 z = V[ V[3] ];
5 w = V[ V[j] ];
6
7 V[4] = 5;
8 V[k] = 5;
9
10 V[ V[4] ] = 5;
11 V[ V[m] ] = 5;
12
13 V[ V[4] ] = V[ V[3] ];
14 V[ V[p] ] = V[ V[q] ];
```

Nas quatro últimas, a ordem em que os comandos são traduzidos é importante. Da forma como a linguagem C é definida, todos os efeitos do lado direito (da atribuição, RHS ou *right hand side*) devem completar *antes* que ocorra qualquer efeito no lado esquerdo (LHS). Veja a Seção 11.1.3.