

Sua tarefa é escrever dois ou mais processos no Xinu que façam uso “concorrente” da TTY. Para isso, você deve estudar das funções de comunicação providas pelo *driver* da TTY e escrever seus processos.

O primeiro processo lê da TTY um inteiro i , $i \in [0, 44)$. Esse inteiro deve ser comunicado ao segundo processo através de uma *mailbox*.

O segundo processo usa o inteiro recebido da *mailbox*, indexa um vetor de inteiros com os primeiros 45 números de Fibonacci, e imprime o i -ésimo Fibonacci através da TTY.

Seus processos podem empregar a entrada e saída padrão do simulador, ou arquivos de entrada e de saída (`serial.inp` e `serial.out`).

Especificação:

1. O trabalho pode ser efetuado em duplas;
2. o arquivo com os produtos deve ser nomeado `xx-yy.tgz` sendo `xx` e `yy` os *usernames* dos componentes do grupo, e todos os arquivos relevantes deverão estar abaixo do diretório `xx-yy`;
3. PLÁGIO NÃO SERÁ TOLERADO. É interessante que os alunos conversem sobre o projeto mas cada grupo deve escrever seu próprio código.

Produtos:

1. Relatório em papel A4, com letras em 11 pontos, espaço simples, formatação simples, contendo os nomes dos componentes do grupo, e o código do tratador de interrupções em *assembly*.
2. todo o código C e *assembly novo* do programa de comunicação deve ser entregue no *tarball*.
3. arquivo enviado por e-mail para `rhexsel@gmail.com` contendo todos os arquivos fonte necessários para testar o programa de comunicação. Projetos com arquivos faltando e que não possam ser testados receberão nota zero. Todos os programas serão recompilados antes de simulados na avaliação, e os arquivos de teste serão alterados para a verificação do trabalho;
4. presença dos membros do grupo na data e hora marcadas para a apresentação.

Histórico das Revisões:

15mai processos devem repetir funcionalidade do primeiro trabalho;
10mai encomenda explicitada;
08mai publicação.

Referências

- [DC15] *Operating System Design – The XINU Approach*, Douglas E Comer, 2a Ed., 2015, CRC Press, ISBN 9781498712439.
- [RH12] *Sistemas Digitais e Microprocessadores*, R.A.Hexsel, 2012, Editora da UFPR.
- [RH01] *Redes de Dados: Tecnologia e Programação*, R.A.Hexsel, 2001, Relatório Técnico do Depto. de Informática da UFPR, RT-DInf 005-2001, http://www.inf.ufpr.br/roberto/rt005_2001.pdf